



<b>DENOMINACIÓN ASIGNATURA: FUNDAMENTOS DE INGENIERÍA ELECTRÓNICA</b>		
<b>GRADO: INGENIERÍA DE LA SEGURIDAD</b>	<b>CURSO: 3º</b>	<b>CUATRIMESTRE: 1º</b>

*La asignatura tiene 28 sesiones que se distribuyen a lo largo de 14 semanas. La duración de cada sesión es de 100 minutos (50 + 50) con (10 +10) minutos de descanso en cada una. Las sesiones de prácticas de laboratorios se realizarán en el horario de cuatro de las sesiones de grupo reducido. También se incluyen dos sesiones impartidas por expertos no reflejadas en el cronograma.*

PLANIFICACIÓN SEMANAL DE LA ASIGNATURA									
SEMANA	SESIÓN	DESCRIPCIÓN DEL CONTENIDO DE LA SESIÓN	GRUPO (marcar X)		Indicar espacio distinto de aula (aula informática, audiovisual, etc.)	Indicar SI/NO es una sesión con 2 profesores	TRABAJO SEMANAL DEL ALUMNO		
			GRANDE	PEQUEÑO			DESCRIPCIÓN	HORAS PRESENCIALES	HORAS TRABAJO (Max. 7h semana)

1	1	<b>Introducción a la Asignatura</b> - Temario - Organización en Sesiones - Prácticas: Calendario. Evaluación - Alteraciones al Calendario - Grupos y Profesorado. Aulas docencia presencial - Tutorías - Bibliografía - <b>Introducción a los Sistemas Electrónicos</b> - El mundo exterior y el mundo electrónico - Sensores (transductores) y actuadores - Señales analógicas y digitales - Diagrama de Bloques. Sistema Electrónico Completo					- Estudio de los conceptos básicos de electrónica digital, numeración y circuitos combinacionales - Resolución de ejercicios propuestos	1,66	3,18
1	2	<b>Fundamentos de Electrónica Digital (I)-</b> - Introducción. Conceptos básicos - Operaciones y funciones lógicas - Codificación de la información en sistemas digitales - Bases matemáticas: Algebra de Boole - Representación de circuitos combinacionales						1,66	
2	3	<b>Problemas de Electrónica Digital (I)</b> - Sistema de numeración - Minimización por álgebra de boole - Combinacional: Sumador					- Estudio del tema de multiplexores, decodificadores - Resolución de ejercicios propuestos	1,66	6
2	4	<b>Circuitos Lógicos</b> - Análisis de circuitos combinacionales - Otras funciones combinacionales - Sistemas secuenciales síncronos						1,66	
3	5	<b>Problemas de Electrónica Digital (II)</b> - Problemas de lógica combinacional - Problemas de Decodificadores - Problemas de sistemas secuenciales					- Estudio del tema de s, memorias y sistemas síncronos - Resolución de ejercicios propuestos	1,66	6

3	6	<b>Memorias, lógica programable y síntesis de funciones lógicas</b> - Memorias - Terminología y parámetros básicos - Tipos de memorias - Direccionamiento - Extensión y mapas de memoria - <b>Lógica programable</b> - Tipos de dispositivos de lógica programable - Evoluciones y mejoras - Síntesis de funciones lógicas con PLDs - Síntesis de función lógica						1,66	
4	7	<b>Problemas de Sistemas Digitales.</b> - Problemas de Memorias <b>Tecnología de circuitos integrados</b> - Arquitecturas de los computadores. DSPs - Fabricación. Videos					- Estudio del tema de, memorias y sistemas síncronos - Preparación Práctica 1  - Repaso de teoría de circuitos - Resolución de ejercicios propuestos	1,66	7
4	8	<b>Circuitos Analógicos (I)</b> - Parámetros de señales analógicas - Características de resistencias Potenciómetros				1,66			
5	9	<b>PRÁCTICA 1: SISTEMA DIGITAL: CONTADOR</b>			LAB	SI	- Preparación Práctica 1 - Estudio teorema de superposición - Estudio teoremas de Thevenin y Norton - Preparación Evaluación Parcial 1	1,66	7
5	10	<b>Problemas con Circuitos Analógicos (I)</b> - Ejercicios de repaso de teoría de circuitos - Ejercicio de Potenciómetro. - Ejercicio de Puente de Wheatstone.						1,66	
6	11	<b>EVALUACIÓN PARCIAL</b>					- Preparación Evaluación Parcial 1 - Estudio teorema de superposición - Estudio teoremas de Thevenin y Norton	1,66	7

6	12	<b>Circuitos Analógicos (II)</b> - Teorema de Superposición - Teoremas de Thevenin y Norton						1,66	
7	13	- Ejercicios de Thévenin, Norton. - Ejercicios de Superposición						1,66	7
7	14	<b>Instrumentación Electrónica Básica.</b> - Fuentes y generadores de V y I reales. - Voltímetro/amperímetro reales y en DC/AC. Efectos de carga. - Osciloscopio. - Placa de pruebas.			LAB	SI		1,66	
8	15	<b>Componentes pasivos. Condensador</b> - Características de condensadores. - Comportamiento en DC y AC. - Transitorio carga/descarga de condensador. <b>Filtros RC. Respuesta temporal y frecuencial.</b> - Filtro RC paso bajo. Diagrama de Bode. - Filtro RC paso alto.						1,66	7

8	16	<p><b>Componentes: El Diodo.</b></p> <ul style="list-style-type: none"> <li>- Introducción a los semiconductores</li> <li>- El diodo de unión pn</li> <li>- Polarización del diodo</li> <li>- Curva característica</li> <li>- Tipos de diodos. El diodo zener</li> <li>- Hojas de características</li> <li>- Modelos de circuito equivalente</li> </ul> <p><b>Aplicaciones del diodo (I): Circuitos rectificador</b></p> <ul style="list-style-type: none"> <li>- Fuente de alimentación.</li> <li>- Rectificador de media onda.</li> <li>- Rectificador de media onda con condensador.</li> </ul>						1,66	
9	17	<p><b>Problemas con diodos</b></p> <ul style="list-style-type: none"> <li>- Rectificador de onda completa</li> <li>- Regulador con zener.</li> <li>- Recortador con diodo y fuente.</li> <li>- Recortador con 2 diodos..</li> </ul>					<ul style="list-style-type: none"> <li>- Resolución de ejercicios propuestos</li> <li>- Preparación Práctica 2</li> </ul>	1,66	7
9	18	<p><b>PRACTICA 2: FILTRO RC y CIRCUITO CON DIODOS</b></p>			LAB	SI		1,66	
10	19	<p><b>Componentes: El Transistor MOSFET</b></p> <ul style="list-style-type: none"> <li>- El transistor: tipos</li> <li>- MOSFET de Acumulación de canal n</li> <li>- Estructura y descripción de funcionamiento</li> <li>- Curvas características estáticas</li> <li>- Zonas de funcionamiento y ecuaciones</li> <li>- Símbolos y terminales</li> <li>- Circuitos de polarización</li> <li>- MOSFET de otros tipos.</li> </ul>					<ul style="list-style-type: none"> <li>- Estudio del tema de transistores</li> <li>- Resolución de ejercicios propuestos</li> </ul>	1,66	7

10	20	<b>Problemas con transistores MOSFET</b> - Circuito de polarización fija con MOSFET. - Circuito autopolarizado con MOSFET. - Polarización de NMOS variando RD. Curva ID-RD. - Polarización de transistor pMOS. - Polarización de transistor nMOS.						1,66	7
11	21	<b>Subsistemas Analógicos: Amplificación (I)</b> - Concepto de amplificación - Tipos de amplificadores - El amplificador operacional ideal - Aplicaciones del A.O. ideal - En circuito abierto: Comparador - Realimentado - Inversor - no inversor. - Sumador escalador					- Estudio del tema de Amplificadores - Resolución de ejercicios propuestos - Preparación Práctica 3	1,66	7
11	22	<b>Subsistemas Analógicos: Amplificación (II)</b> - Aplicaciones de los AOs con realimentación negativa - Buffer - Amplificador diferencial - Amplificador de instrumentación - Integrador - Derivador - Rectificador de precisión				1,66			
12	23	<b>PRACTICA 3: AMPLIFICADORES Y MOSFET</b>			LAB	SI	- Estudio del tema de amplificación - Resolución de ejercicios propuestos - Preparación de la Práctica 3	1,66	7
12	24	<b>Resolución ejercicios preparación para el Examen Final</b>						1,66	
13	25	<b>Resolución ejercicios preparación para el Examen Final</b>					- Estudio para el examen parcial	1,66	5
<b>Subtotal 1</b>								<b>44,82</b>	<b>90,18</b>

							<b>Total 1</b> (Horas presenciales y de trabajo del alumno entre las semanas 1-14)		135	
	14		Recuperaciones, tutorías, entrega de trabajos, etc							
	15		Preparación de evaluación y evaluación							
	16								3	12
	17									
							<b>Subtotal 2</b>		<b>3</b>	<b>12</b>
							<b>Total 2</b> (Horas presenciales y de trabajo del alumno entre las semanas 15-18)		15	
							<b>TOTAL</b> (Total 1 + Total 2. <u>Máximo 180 horas</u> )		<b>150</b>	