



Universidad
Carlos III de Madrid

| | |
|---|-------------------------|
| ASIGNATURA: Sistemas empotrados | CURSO: |
| TITULACIÓN: Máster Universitario en Ingeniería de Sistemas Electrónicos y Aplicaciones | CUATRIMESTRE: 2º |

| PLANIFICACIÓN SEMANAL | | | | | | |
|-----------------------|--------|---|------------|--|-------------|------------------------|
| Semana | Sesión | Descripción | Lugar | Trabajo semanal alumno | | |
| | | | | Descripción | Horas clase | Horas trabajo personal |
| 1 | 1 | Presentación. 1. Introducción | Clase | Obtener material (herramientas software, | 1,5 | 3 |
| | 2 | 2. Componente HW, 3. Componente SW | Clase | | 1,5 | |
| 2 | 3 | 4.1. Introducción SoPC. 4.2. uP empotrados (Xilinx) | Clase | Estudio temas | 1,5 | 5 |
| | 4 | 4.3. Diseño del sistema HW (Xilinx), integración de Ips, ILA | Aula Inf. | | 1,5 | |
| 3 | 5 | 4.4.- Diseño del sistema SW (Xilinx SDK), standalone, drivers | Aula Inf. | Estudio temas, ejercicios | 1,5 | 5 |
| | 6 | 4.5. Depuración, parte HW | Lab. | | 1,5 | |
| 4 | 7 | 4.5. Depuración, parte SW | Lab. | Ejercicios | 1,5 | 6 |
| | 8 | 4.5. Ejercicios | Lab. | | 1,5 | |
| 5 | 9 | Práctica 1 | Lab. | Preparación laboratorio | 1,5 | 7 |
| | 10 | 4.6. Diseño del sistema SW (Sistemas Operativos I) | Clase/Lab. | | 1,5 | |
| 6 | 11 | Práctica 2 | Lab. | Preparación laboratorio | 1,5 | 7 |
| | 12 | 4.6. Diseño del sistema SW (Sistemas Operativos II) | Lab. | | 1,5 | |
| 7 | 13 | 5. Optimización de recursos | Clase | Estudio temas, ejercicios | 1,5 | 5 |
| | 14 | Tutoría colectiva | Clase | | 1,5 | |
| SUBTOTAL | | | | | 21 | 38 |
| 8 | 15 | Examen | Clase | | 3 | 13 |
| TOTAL | | | | | 75 | |