

ASIGNATURA: Tecnología de Computadores		
GRADO: Ingeniería Informática	CURSO: 1º	CUATRIMESTRE: 2º

PLANIFICACIÓN SEMANAL DE LA ASIGNATURA								
S E M A N A	S E S I Ó N	DESCRIPCIÓN DEL CONTENIDO DE LA SESIÓN	TIPO DE DOCENCIA (marcar X)		ESPACIO DISTINTO DEL AULA (aula informática, audiovisual, etc.)	TRABAJO SEMANAL DEL ALUMNO		
			A G R E G A D O	R E D U C I D O		DESCRIPCIÓN	HORAS PRESENCIALES (1,66=50+50 min)	HORAS TRABAJO (Max. Estim. 6,5h)
1	1	Presentación. Representación de la información en los sistemas digitales	x			Obtención del material necesario (herramientas, bibliografía, etc.) de la asignatura	1,66	6,5
	2	Álgebra de Boole y puertas lógicas		x		Estudio de los temas desarrollados	1,66	
2	3	Introducción al diseño con VHDL	x			Estudio de los temas desarrollados	1,66	6,5
	4	Ejercicios		x		Ejercicios	1,66	
3	5	Circuitos combinacionales	x			Estudio de los temas desarrollados	1,66	6,5
	6	Diseño de circuitos combinacionales en VHDL. Ejemplos		x		Ejercicios	1,66	
4	7	Ejercicios de circuitos combinacionales	x			Estudio de los temas desarrollados	1,66	6,5
	8	Ejercicios		x		Ejercicios	1,66	
5	9	Circuitos aritméticos	x			Estudio de los temas desarrollados	1,66	6,5
	10	Práctica 1		x	Laboratorio	Preparación y realización del diseño propuesto	1,66	
6	11	Ejercicios	x			Ejercicios	1,66	6,5
	12	Práctica 2		x	Laboratorio	Preparación y realización del diseño propuesto	1,66	
	13	Biestables	x			Estudio de los temas desarrollados	1,66	

PLANIFICACIÓN SEMANAL DE LA ASIGNATURA

S E M A N A	S E S I Ó N	DESCRIPCIÓN DEL CONTENIDO DE LA SESIÓN	TIPO DE DOCENCIA (marcar X)		ESPACIO DISTINTO DEL AULA (aula informática, audiovisual, etc.)	TRABAJO SEMANAL DEL ALUMNO		
			A G R E G A D O	R E U C D O		DESCRIPCIÓN	HORAS PRESENCIALES (1,66=50+50 min)	HORAS TRABAJO (Max. Estim. 6,5h)
7	14	Ejercicios		x		Ejercicios y repaso de lo estudiado para el Control	1,66	6,5
8	15	Control I	x			Ejercicios y repaso de lo estudiado para el Control	1,66	6,5
	16	Ejercicios		x		Ejercicios	1,66	
9	17	Registros y contadores	x			Estudio de los temas desarrollados	1,66	6,5
	18	Circuitos secuenciales en VHDL		x		Estudio de los temas desarrollados	1,66	
10	19	Máquinas de estados finitos	x			Estudio de los temas desarrollados	1,66	6,5
	20	Ejercicios		x		Ejercicios	1,66	
11	21	Ejercicios	x			Ejercicios	1,66	6,5
	22	Práctica 3		x	Laboratorio	Preparación y realización del diseño propuesto	1,66	
12	23	Memorias	x			Estudio de los temas desarrollados	1,66	6,5
	24	Ejercicios		x		Ejercicios	1,66	
13	25	Introducción a los sistemas digitales	x			Estudio de los temas desarrollados	1,66	6,5
	26	Práctica 4		x	Laboratorio	Preparación y realización del diseño propuesto	1,66	
14	27	Ejercicios	x			Ejercicios	1,66	6,5
	28	Ejercicios		x		Ejercicios y repaso de lo estudiado para el Control	1,66	
	29	Control II		x		Ejercicios y repaso de lo estudiado para el Control	1,66	3,25
Subtotal 1							48	94
Total 1 (Horas presenciales y de trabajo del alumno)							142	

15		Recuperaciones, tutorías, entrega de trabajos, etc				Entrega de ejercicios y trabajo de prácticas	3,6	-
16						Preparación del Examen final		

PLANIFICACIÓN SEMANAL DE LA ASIGNATURA

S E M A N A	S E S I Ó N	DESCRIPCIÓN DEL CONTENIDO DE LA SESIÓN	TIPO DE DOCENCIA (marcar X)		ESPACIO DISTINTO DEL AULA (aula informática, audiovisual, etc.)	TRABAJO SEMANAL DEL ALUMNO		
			A G R E G A D O	R E U C I D O		DESCRIPCIÓN	HORAS PRESENCIALES <i>(1,66=50+50 min)</i>	HORAS TRABAJO <i>(Max. Estim. 6,5h)</i>
17		Preparación de evaluación y examen					4	10
18								
Subtotal 2							8	10
<i>Total 2 (Horas presenciales y de trabajo del alumno)</i>							18	
TOTAL <i>(Máximo 160 horas)</i>							160	