

**CALENDARIO DE ACTIVIDADES DE EVALUACIÓN CONTINUA COMUNES A TODOS LOS GRUPOS DE LA ASIGNATURA**  
**CALENDAR OF CONTINUOUS ASSESSMENT ACTIVITIES COMMON TO ALL GROUPS OF THE COURSE**

**ASIGNATURA - COURSE:** Diseño de subsistemas analógicos y digitales / Analog and Digital Subsystem Design

**ESTUDIO - PROGRAMME:** Máster Universitario en Ingeniería de Sistemas Electrónicos y Aplicaciones / Master in Electronic Systems Engineering and Applications

SEMANA - WEEK	ACTIVIDADES DE EVALUACIÓN CONTINUA - CONTINUOUS ASSESSMENT ACTIVITIES
<p><i>Indicar la semana lectiva en la que tendrá lugar la prueba o actividad de evaluación continua y describir en la columna siguiente</i> <i>Indicate the teaching week in which the continuous assessment activities will take place and describe in the following column</i></p>	
9	Examen Parcial / Partial Exam
11	Trabajo Subsistemas Digitales / Digital Subsystems Assignment
12	Practica Subsistemas Analógicos / Analog Subsystems Lab Assignment