

CALENDARIO DE ACTIVIDADES DE EVALUACIÓN CONTINUA COMUNES A TODOS LOS GRUPOS DE LA ASIGNATURA
CALENDAR OF CONTINUOUS ASSESSMENT ACTIVITIES COMMON TO ALL GROUPS OF THE COURSE

ASIGNATURA - **COURSE**: Microelectrónica analógica – **Analog microelectronics**

ESTUDIO - **PROGRAMME**: Máster Universitario en Ingeniería de Diseño Microelectrónico - **Master in Microelectronic Design Engineering**

SEMANA - WEEK	ACTIVIDADES DE EVALUACIÓN CONTINUA - CONTINUOUS ASSESSMENT ACTIVITIES
2	Sesión de simulación: Fundamentos de Virtuoso Cadence. Divisor resistivo. Tipos de análisis y simulaciones. <i>Simulation session: Foundations of Virtuoso Cadence. Resistor divider. Types of analysis/simulations.</i>
3	Sesión de simulación: Extracción de características de un transistor MOSFET. Estimación de factor de inversión. Análisis de características no ideales: modulación de canal, conexión de sustrato, variación de tensión de umbral. Análisis de ruido. Distorsión (I). <i>Simulation session: MOSFET transistor feature extraction. Inversion factor. Analog impairments: channel modulation, bulk connection, threshold voltage variations. Noise analysis. Distortion (I).</i>
4	Sesión de simulación: Extracción de características de un transistor MOSFET. Estimación de factor de inversión. Análisis de características no ideales: modulación de canal, conexión de sustrato, variación de tensión de umbral. Análisis de ruido. Distorsión (II). <i>Simulation session: MOSFET transistor feature extraction. Inversion factor. Analog impairments: channel modulation, bulk connection, threshold voltage variations. Noise analysis. Distortion (II).</i>
6	Sesión de simulación: Diseño de bandgap. Análisis de dependencia con respecto a la temperatura (I y II). <i>Simulation session: Bandgap design. Analysis of temperature dependence (I and II).</i>
7	Sesión de simulación: Diseño de bandgap. Análisis de dependencia con respecto a la temperatura (III). <i>Simulation session: Bandgap design. Analysis of temperature dependence (III).</i>
7	Examen parcial. <i>Midterm exam.</i>

10	Sesión de simulación: Diseño de amplificador operacional (I). Simulation session: Operational amplifier design (I).
11	Sesión de simulación: Diseño de amplificador operacional (II y III). Simulation session: Operational amplifier design (II and III).
12	Sesión de simulación: Diseño de amplificador operacional (IV). Simulation session: Operational amplifier design (IV).
14	Sesión de simulación: Integración de bloques. Simulation session: Blocks integration.

** Provisional, supeditado al calendario académico definitivo, festivos, disponibilidad de aulas/laboratorios y visitas. - [Provisional, subject to the final academic calendar, holidays, availability of classrooms/laboratories and visits.](#)