

**CALENDARIO DE ACTIVIDADES DE EVALUACIÓN CONTINUA COMUNES A TODOS LOS GRUPOS DE LA ASIGNATURA**  
**CALENDAR OF CONTINUOUS ASSESSMENT ACTIVITIES COMMON TO ALL GROUPS OF THE COURSE**

ASIGNATURA - **COURSE:** Tecnologías de Alta Frecuencia - **High Frequency Techniques**

ESTUDIO - **PROGRAMME:** Grado en Ingeniería de Comunicaciones Móviles y Espaciales - **Bachelor in Mobile and Space Communications Engineering**

SEMANA - WEEK	ACTIVIDADES DE EVALUACIÓN CONTINUA - CONTINUOUS ASSESSMENT ACTIVITIES
<p><i>Indicar la semana lectiva en la que tendrá lugar la prueba o actividad de evaluación continua y describir en la columna siguiente</i> <i>Indicate the teaching week in which the continuous assessment activities will take place and describe in the following column</i></p>	
5	<p>Práctica de Laboratorio 1: Introducción a los programas de análisis de circuitos de microondas. Definición de un circuito de microondas y análisis e interpretación de resultados. <i>Lab. Session 1: Introduction to the microwave CAD. Modelling of a microwave circuit. Analysis and interpretation of results.</i></p>
8	<p>Primer examen parcial <i>Midterm exam 1</i></p>
9	<p>Práctica de Laboratorio 2: Diseño de un circuito pasivo de microondas mediante programa de análisis y simulación. Parte I <i>Lab. Session 2: Design of a passive multi-port circuit using commercial microwave CAD (Part 1)</i></p>
10	<p>Práctica de Laboratorio 3: Diseño de un circuito pasivo de microondas mediante programa de análisis y simulación. Parte II <i>Lab. Session 3: Design of a passive multi-port circuit using commercial microwave CAD (Part 2)</i></p>
12	<p>Entrega de la memoria resumen de las prácticas 2 y 3 <i>Delivery of the summary report of lab. sessions 2 and 3</i></p>

(Continúa)

<b>13</b>	Práctica de Laboratorio 4: Diseño de un amplificador de microondas. Demostración de medida de circuitos de alta frecuencia mediante analizadores de redes y espectros <i>Lab. Session 4: Design of a microwave amplifier. Measurement of different active and passive high frequency circuits by means of network and spectrum analyzers</i>
<b>14</b>	Segundo examen parcial <i>Midterm exam 2</i>