

ADENDA A LA GUÍA DOCENTE 2019/20 - ADDENDUM TO THE 2019/20 COURSE DESCRIPTION

MEDIDAS ESPECIALES PARA LA TRANSICIÓN A LA DOCENCIA NO PRESENCIAL POR COVID19. ADAPTACIONES DE LAS ACTIVIDADES DOCENTES Y DE EVALUACIÓN

SPECIAL MEASURES FOR ADAPTATION OF TEACHING AND EVALUATION ACTIVITIES DUE TO COVID19- TRANSITION TO NON PRESENTIAL TEACHING

Curso Académico: 2019/2020

Asignatura: Circuitos Integrados y Microelectrónica

Código: 15389

Titulación: Grado en Ingeniería en Tecnologías de Telecomunicación (252)

Coordinador/a: Marta Portela García

Fecha de Actualización: 04/05/2020

1. HERRAMIENTAS Y PLATAFORMAS UTILIZADAS PARA EL DESARROLLO DE LAS ACTIVIDADES DOCENTES

1. *TOOLS AND PLATFORMS USED FOR THE DEVELOPMENT OF THE ACTIVITIES*

- Blackboard Collaborate: clases on-line Magistral, Grupo y clases prácticas en grupos de trabajo.
- Google Hangouts Meet: tutorías.
- Aula Global (Moodle): Publicación de materiales docentes (Diapositivas, manuales, colecciones de ejercicios y exámenes resueltos, vídeos docentes, enlaces a videos docentes en YouTube), Entregas de trabajos prácticos, Cuestionarios on-line síncronos (como parte de evaluación continua)
- *Blackboard Collaborate: online lectures, exercises-based lessons and practical classes in working groups of 2 students.*
- *Google Hangouts Meet: tutorials.*
- *Aula Global (Moodle): Publication of teaching materials (Slides, manuals, collections of exercises and solved exams, teaching videos, links to teaching videos on YouTube), Deliveries of assignments, Synchronous online quizzes (as part of continuous evaluation)*

2. ADAPTACIÓN DE LAS ACTIVIDADES Y DE LA PROGRAMACIÓN TEMPORAL DE LAS MISMAS

2. *ADAPTATION OF TEACHING ACTIVITIES AND TIME SCHEDULE*

Al finalizar las clases presenciales se habían realizado 11 sesiones (entre Magistral y Grupo) y dos sesiones de prácticas evaluables. Las clases se recuperaron en su formato on-line el 17 de marzo. Quedaban por impartir:

- 1 sesión de ejercicios del bloque 1
- El examen parcial del bloque 1 (diseño digital con VHDL).
- 2 sesiones de prácticas del proyecto de diseño digital
- 10 sesiones de teoría del bloque 2 (microelectrónica digital, consideraciones prácticas de diseño y test de circuitos digitales).
- El examen parcial del bloque 2

Las sesiones de teoría y ejercicios se han continuado impartiendo a excepción del tema de test digital, que se ha sustituido por más clases de ejercicios para mejorar la comprensión de los contenidos.

- Los alumnos disponen de uno o varios videos docentes para algunos temas.
- Las clases on-line se dedican a explicar los contenidos teóricos y resolver ejercicios.
- Las clases on-line se han venido grabando desde el 30-marzo en adelante, estando los enlaces disponibles en Aula Global.
- Las 2 clases prácticas con experimentalidad se han impartido a través de BlackBoard Collaborate manteniendo los grupos de trabajo. Los alumnos disponían de las herramientas de desarrollo necesario (simulador y sintetizador). La evaluación de las competencias se realiza mediante entrevista, evaluando los resultados de simulación y síntesis de los grupos de trabajo que son explicados por los alumnos al profesor/a.
- Los parciales se retrasaron a los días 27 de abril y 18 de mayo
- El cronograma modificado se adjunta al final de la adenda.

After cancellation of the face-to-face classes, 11 sessions (between theoretical lectures and exercises-based lessons) and two evaluable practice sessions had been held. Classes were resumed in their online format on March 17, 2020. Then, the lessons left were:

- *1 session of exercises in block 1 (digital design with VHDL).*
- *The partial examination of block 1 (digital design with VHDL).*
- *2 practice sessions of the digital design project*
- *10 theory sessions of block 2 (digital microelectronics, practical design considerations and test of digital circuits).*
- *The partial exam of block 2*

All the theory sessions and exercises have been taught with the exception of the digital test topic, which has been replaced by more exercise classes to improve the understanding of the contents.

- *Students have one or more teaching videos for some units.*
- *The online classes are aimed at explaining the theoretical contents and solving exercises.*
- *The online classes have been recorded from March 30 onwards, with the links available at Aula Global.*
- *The 2 practical classes with experimentality have been taught through BlackBoard Collaborate, maintaining the working groups. The students had the necessary development tools (simulator and synthesizer). The evaluation of the competences is carried out by means of an online session with each working group, evaluating the simulation and synthesis results of the work groups that are explained by the students to the teacher.*
- *The mid-term exams were delayed to April 27 and May 18*

3. SISTEMA DE EVALUACIÓN

3. ASSESSMENT SYSTEM

La evaluación continua comprende las actividades realizadas con anterioridad al periodo de docencia on-line y las realizadas con posterioridad. Se trasladado el 100% de la nota a pruebas de Evaluación Continua.

- Prácticas → 25% – Presencial, Online
- Examen parcial Bloque 1 (VHDL) → 30% – Online
- Examen parcial Bloque 2 (Circuitos Integrados) → 30% – Online
- Trabajo de layout → 15% – Online

% EVALUACIÓN CONTINUA	% EVALUACIÓN FINAL
100%	0%

The continuous evaluation includes the activities carried out prior to the online teaching period and those carried out afterwards. 100% of the grade was transferred to Continuous Assessment tests.

- Practical work → 25% - Face to face (2 sessions), Online (2 sessions)
- Partial exam Block 1 (VHDL) → 30% - Online

- Partial exam Block 2 (Integrated Circuits) → 30% - Online
- Layout assignment → 15% - Online

% CONTINUOUS ASSESSMENT	% FINAL EXAM
100%	0%