

Curso Académico: (2023 / 2024)

Fecha de revisión: 21-04-2023

Departamento asignado a la asignatura: Departamento de Tecnología Electrónica

Coordinador/a: HERNANDEZ CORPORALES, LUIS

Tipo: Optativa Créditos ECTS : 6.0

Curso : 4 Cuatrimestre : 2

REQUISITOS (ASIGNATURAS O MATERIAS CUYO CONOCIMIENTO SE PRESUPONE)

Es conveniente haber cursado Instrumentación electrónica (3º curso 2º cuatrimestre)

Es conveniente haber cursado Microprocesadores y microcontroladores (3º curso 2º cuatrimestre)

OBJETIVOS

Al terminar con éxito esta asignatura, los estudiantes serán capaces de:

1. Aplicar su conocimiento y comprensión de sistemas digitales y microprocesadores para identificar, formular y resolver problemas de ingeniería utilizando métodos establecidos.
2. Aplicar sus conocimientos para desarrollar y llevar a cabo diseños de sistemas empujados que cumplan unos requisitos específicos.
3. Tener comprensión de los diferentes métodos para desarrollar aplicaciones y algoritmos de control en sistemas empujados e interfaces con sensores, actuadores y circuitos auxiliares y la capacidad para utilizarlos.
4. Tener competencias técnicas y de laboratorio.
5. Seleccionar y utilizar equipos, herramientas y métodos adecuados para el desarrollo de sistemas empujados y circuitos analógicos de interfaz.

DESCRIPCIÓN DE CONTENIDOS: PROGRAMA

Tema 1: Descripción del microprocesador a emplear en el laboratorio

1.1 Arquitectura de la CPU

1.2 Pines de Entrada y Salida digital

1.3 Interrupciones

1.4 Convertidores A/D y D/A

Tema 2: Estructura de una aplicación empujada en tiempo real

2.1 Sistemas operativos en tiempo real

2.2 Interrupción periódica (ticker)

2.3 Interfaz con circuitos de conversión de datos

2.4 Generación de señales PWM

Tema 3: Ejemplo de estudio de un sistema de control muestreado en tiempo real

3.1 Equivalente discreto de un integrador analógico

3.2 Generalización a sistemas de control con sistemas discretos

3.3 Ejemplo de controlador PI analógico y su equivalente digital

Tema 4: Descripción de los proyectos a realizar

4.1 Actividad de desarrollo del proyecto

4.2 Evaluación y documentación de los resultados

ACTIVIDADES FORMATIVAS, METODOLOGÍA A UTILIZAR Y RÉGIMEN DE TUTORÍAS

Esta asignatura tiene como objetivo la integración de los conocimientos de electrónica adquiridos durante el grado mediante el desarrollo de un pequeño proyecto de electrónica industrial en el laboratorio. Este proyecto incluirá el uso de un microprocesador, algún elemento de instrumentación e implementará una aplicación empujada en tiempo real con una función de control.

La asignatura cuenta con un primer bloque de clases magistrales durante las cuales se repasan algunos conceptos básicos y se exponen los distintos proyectos a realizar (2 ECTS). Posteriormente se desarrollará el trabajo práctico en el laboratorio (4 ECTS), apoyado por tutorías en grupo e individuales por parte de los profesores.

Se realiza al menos una tutoría colectiva a mitad del desarrollo del proyecto de curso.

SISTEMA DE EVALUACIÓN

El objetivo final de la asignatura es el desarrollo del hardware y software de un sistema electrónico que involucre un microprocesador, circuitos de interfaz analógico-digital, sensores y/o actuadores y un algoritmo de control. Durante el curso, los alumnos se distribuirán en grupos reducidos y a cada grupo se le asignará un proyecto a desarrollar. Este proyecto tiene unos hitos que el diseño tiene que cumplir especificados en la memoria de prácticas y que serán evaluados por los profesores en los laboratorios y las clases de grupo reducido. La nota final se compondrá de:

Evaluación continua:

- 1) Evaluación de los requisitos mínimos del proyecto durante el desarrollo del laboratorio: 25% de la nota
- 2) Evaluación de las ampliaciones del proyecto durante el desarrollo del laboratorio: 50% de la nota
- 2) Entrega de una memoria de prácticas del proyecto realizado: 10% de la nota
- 4) Entrega de tres memorias de las prácticas iniciales: 15% de la nota

Evaluación no continua:

- 1) Examen práctico en el laboratorio del proyecto designado como proyecto de evaluación no continua al final del curso: 60% de la nota
- 2) Entrega de una memoria escrita descriptiva del proyecto realizado: 10% de la nota
- 4) Entrega de tres memorias de prácticas: 15% de la nota

Peso porcentual del Examen Final:	0
Peso porcentual del resto de la evaluación:	100

BIBLIOGRAFÍA BÁSICA

- Sedra, Adel S Circuitos microelectrónicos, McGraw-Hill Interamericana, 2006